



FPGA-SYSTEMS.RU

сообщество FPGA разработчиков

Powered by KeisN13



Новостной дайджест событий проекта
Декабрь, 2019

Декабрь, 2019



Отчёт за декабрь 2019

Перед тем как приступить к прочтению новостей, не забудьте присоединиться к нам    . На проекте собрано всё, что касается технологии FPGA/ПЛИС: новости, руководства, видеоуроки, вакансии и многое другое. Нам нужны Ваши знания и опыт 😊

[Подробнее об идеологической составляющей проекта](#)

PS: заинтересованы в размещении информации о мероприятии или компании – свяжитесь с нами по электронной почте fpga-systems@yandex.ru

Изменения на проекте FPGA-Systems.ru

1. Мы немного изменили дизайн сайта. Если при загрузке у Вас остался старый вариант отображения, попробуйте нажать Ctrl+F5 или удалите кэш или историю браузера. Работа над сайтом продолжается. Если у Вас есть идеи по оформлению или рекомендации, напишите нам, мы обязательно к Вам прислушаемся.
2. Увеличено вознаграждение за пост в новостной ленте. Теперь за уделенное постингу новости из мира ПЛИС время мы скинем Вам 50 рублей. Согласитесь, не так уж и мало за 7 минут, которые Вы потратите на ее создание по [правилам](#). Не забывайте про принцип «Вендерного равенства», действующего на нашем проекте: новости и статьи могут быть о любом производителе ПЛИС.
3. Вознаграждение за статью/руководство определяют пользователи. Просто укажите в конце статьи ваши реквизиты и, если пользователям понравится Ваш труд, они смогут поддержать Вас рублём.



Новые руководства, статьи и видеоуроки

101	Китай, GOWIN, АО "Восток", ПЛИС - лучше меньше, да лучше! [Обзор]	digitalinvitro	16.12.2019, 13:11
100	Скрипт Net2axis [Интерфейсы]	0xBADC0FFE	15.12.2019, 12:21
99	Создание пользовательского IP-ядра в Qsys/Platform Designer [Среды разработки]	andrewkushchenko	04.12.2019, 18:04
98	Визуальная отладка OpenCV приложений для Zynq US+ в Xilinx SDK [Xilinx SDK]	ko4et	03.12.2019, 22:06

Статьи также доступны в формате PDF, ссылка в начале или конце статьи.
Не забудьте поддержать авторов, их реквизиты указаны в конце статей.

Последние новости за месяц

228	Обзор методов ускорения нейронных сетей от Xilinx	gmlmacrogroup	26.12.2019, 09:14
227	Новое руководство: Скрипт Net2axis	KeisN13	25.12.2019, 10:25
226	Вебинар: Ускорение периферийных вычислений с помощью ПЛИС	KeisN13	24.12.2019, 13:45
225	Dialog Semiconductor и Flex Logix стали партнёрами по разработке eFPGA	nikitatar	24.12.2019, 13:29
224	Платы: Пополнение платформ для прототипирования: модуль "XCVU13P FPGA Module" от...	KeisN13	24.12.2019, 13:21
223	Xilinx XDF 2019 : Видео выложены в сеть	KeisN13	24.12.2019, 12:59
222	Платы : Платформа, ориентированная на HFT от компании LDA Technologies	KeisN13	24.12.2019, 12:23
221	Intel : Академия ИИ : Глубокое обучение на FPGA компании Intel	KeisN13	24.12.2019, 11:56
220	Lattice представила платформу Nexus	nikitatar	20.12.2019, 11:00
219	Red Pitaya открыла предзаказ на новый STEMLab 250-12	KeisN13	20.12.2019, 08:01
218	Воркшоп: 4 часа с Intel OpenVINO на виртуальном воркшопе	KeisN13	20.12.2019, 07:41
217	В Matlab появилась нативная поддержка RFSoc	KeisN13	20.12.2019, 07:31



216	Видео: Сколько времени нужно для пробуждения ПЛИС?	KeisN13	19.12.2019, 08:39
215	Статья: Новое решение от Aldes для хранения данных NVMe на базе ПЛИС ориентирова...	KeisN13	18.12.2019, 12:42
214	Вебинар: синтезируемые конструкции языка SystemVerilog	Amurak	17.12.2019, 19:41
213	Развлекаемся с фракталами на FPGA	KeisN13	17.12.2019, 06:43
212	Вебинар: Быстрое понимание наследуемых FPGA проектов	KeisN13	17.12.2019, 06:09
211	Intel® Quartus® Prime Pro Edition 19.4 доступен для скачивания	KeisN13	17.12.2019, 05:53
210	PYNQ: использование NumPy для обработки массивов на FPGA	KeisN13	17.12.2019, 05:42
209	Вебинар: Видеоаналитика в реальном времени и низкой задержкой с использованием к...	KeisN13	17.12.2019, 05:31
208	Новый видео руководство: Интерфейсы :: MIPI :: Часть 1 :: Тестовый проект для SP...	KeisN13	17.12.2019, 05:22
207	Новое руководство: Китай, GOWIN, АО "Восток", ПЛИС - лучше меньше, да лучше!	KeisN13	16.12.2019, 13:22
205	Завершены испытания радиационно-стойких ПЛИС разработанных Пекинским институтом ...	andrub	04.12.2019, 22:21
203	Vitis AI - платформа разработчика от компании Xilinx для высокоэффективного ИИ	ko4et	04.12.2019, 21:54
202	Adam Taylor: Создание аппаратной платформы для будущего ускорителя на базе Ultra...	KeisN13	04.12.2019, 18:29
201	Новое руководство: Создание пользовательского IP-ядра в Qsys/Platform Designer	KeisN13	04.12.2019, 18:12
200	Новое руководство: Визуальная отладка OpenCV приложений для Zynq US+ в Xilinx SD...	ko4et	03.12.2019, 22:28
199	Active-HDL теперь поддерживает UVM	KeisN13	03.12.2019, 18:41
198	Бесплатная книга для фанатов ARM Cortex-M и FPGA	KeisN13	03.12.2019, 18:15
197	Развёртывание глубоких нейронных сетей для задач детектирования и распознавания ...	KeisN13	03.12.2019, 06:27
196	Немного о технологии Intel EMIB	KeisN13	03.12.2019, 06:07
195	Вебинар: Упростите построение системы тактирования для ПЛИС Xilinx	KeisN13	02.12.2019, 22:35
194	Серия вебинаров: Основы работы с Risc-V CNK PolarFire	KeisN13	02.12.2019, 21:57
193	Новостной дайджест событий проекта: Ноябрь 2019	KeisN13	01.12.2019, 11:18



Присоединяйтесь и делитесь интересными на Ваш взгляд новостями из мира FPGA, а также своими идеями и опытом разработок на FPGA и SoC в телеграм канале [@Powered_by_KeisN13](https://t.me/Powered_by_KeisN13), на [Youtube](https://www.youtube.com/), [Facebook](https://www.facebook.com/) и [VK](https://vk.com/)

Не забывайте оставлять Ваши комментарии в новостях и вопросы авторам предоставленных руководств. Надеемся на Вашу [обратную связь](#) по улучшению проекта.

С уважением. Команда проекта fpga-systems.ru